

DT-COMBO BASIC BASE BOARD

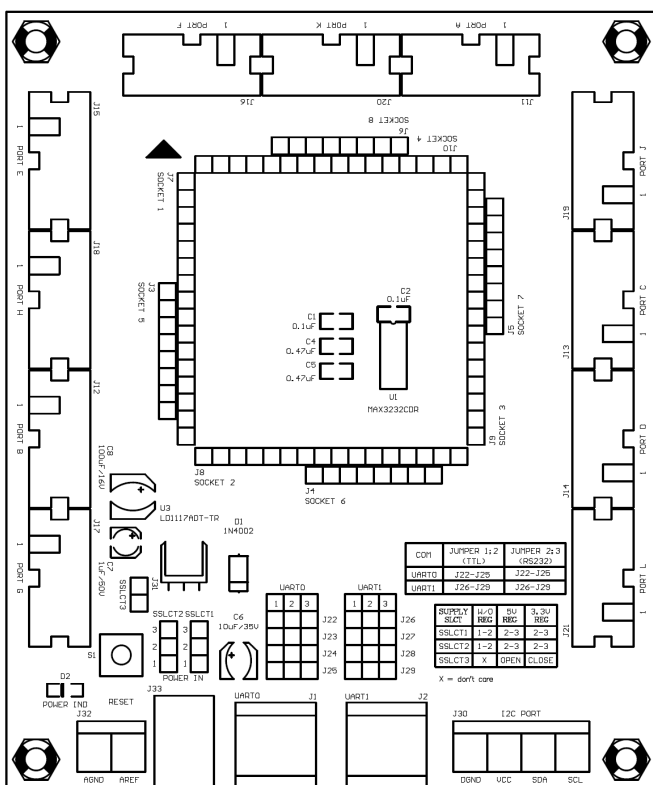
DT-COMBO BASIC BASE BOARD

merupakan modul *development base board* untuk CPU MODULE Series yang memiliki kemampuan dan konektor untuk fungsi-fungsi dasar seperti input/output, serial UART, I²C, dan ADC. Modul ini dapat dihubungkan ke CPU MODULE Series dan digunakan untuk aplikasi sederhana hingga aplikasi yang cukup kompleks.

Spesifikasi

1. Mendukung CPU MODULE Series yang memiliki jalur *Input/Output* hingga 88 pin.
2. Tersedia 2 konektor RJ11 untuk komunikasi UART dengan 2 pilihan level tegangan, yaitu UART RS-232 atau UART TTL.
3. Tersedia terminal untuk komunikasi I²C.
4. Tersedia terminal untuk tegangan referensi ADC.
5. Tersedia tactile switch sebagai tombol reset.
6. Pilihan catu daya (VIN) 3,3 - 5,5 Volt DC (tanpa melalui regulator) atau 6,5 - 12 Volt DC (melalui regulator).
7. Tersedia voltage regulator 800 mA dengan pilihan output 3,3 Volt DC atau 5 Volt DC.
8. Kompatibel dengan CPU MODULE Series.

Tata Letak Komponen



DC Jack (J33) berfungsi sebagai jalur masuk catu daya 6,5 - 12 Volt (VIN).

Polaritas DC Jack J33



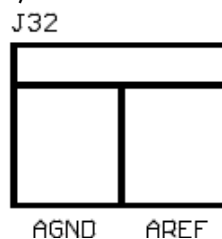
Jumper SSLCT1 (J34), SSLCT2 (J35), dan SSLCT3 (J31) berfungsi untuk mengatur konfigurasi tegangan input dan tegangan output.

	SSLCT1	SSLCT2	SSLCT3
Tanpa regulator	1 - 2	1 - 2	Don't care
Regulator 5V	2 - 3	2 - 3	OPEN
Regulator 3,3V	2 - 3	2 - 3	CLOSE

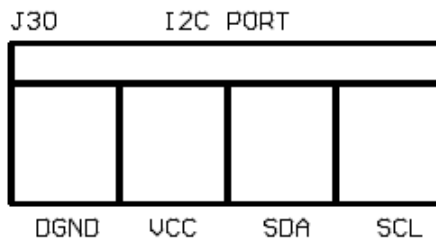
Penting!

- Perhatikan pengaturan *jumper* SSLCT1, SSLCT2, dan SSLCT3 sebelum menghubungkan sumber catu daya.

Terminal J32 merupakan konektor untuk tegangan referensi ADC (AREF).

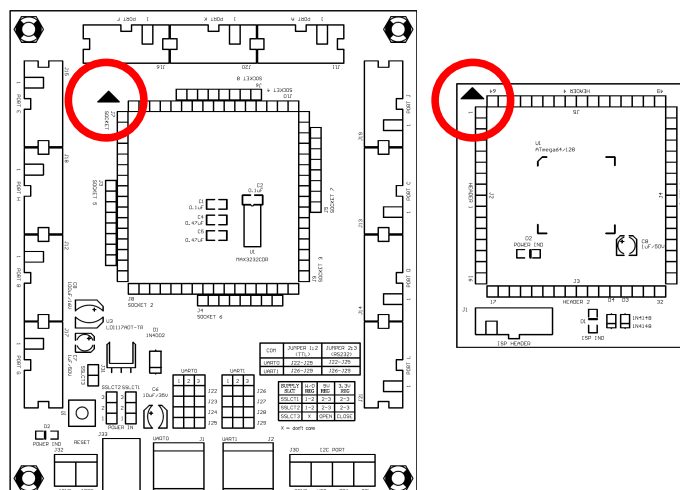


Terminal I2C PORT (J30) merupakan konektor untuk antarmuka I²C.



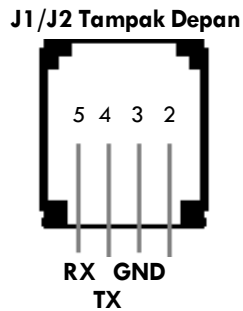
SCL dan SDA juga terhubung ke *header* PORT D.

Konektor SOCKET 1 (J7), SOCKET 2 (J8), SOCKET 3 (J9), SOCKET 4 (J10), SOCKET 5 (J3), SOCKET 6 (J4), SOCKET 7 (J5), dan SOCKET 8 (J6) merupakan jalur catu daya dan input/output yang dapat dihubungkan ke HEADER 1 - HEADER 8 pada CPU MODULE Series. Gunakan tanda segitiga pada kedua modul sebagai referensi. Kedua tanda segitiga harus berada pada posisi dan arah yang sama. Perhatikan juga posisi kaki CPU MODULE agar pemasangan persis sejajar antar pin (tidak bergeser).



Konektor RJ11 UART0 (J1) dan UART1 (J2) adalah konektor untuk jalur komunikasi UART.

Nama	Fungsi
GND	Referensi Ground
TX	Jalur data masuk ke board
RX	Jalur data keluar dari board



Level tegangan UART0 yang akan digunakan pada konektor RJ11 (J1) diatur melalui *jumper* J22 - J25. Level tegangan UART1 yang akan digunakan pada konektor RJ11 (J2) diatur melalui *jumper* J26 - J29.

Level Tegangan	UART0 Posisi J22 - J25	UART1 Posisi J26 - J29
TTL	1 - 2	1 - 2
RS-232	2 - 3	2 - 3

Penting!

- Jika menggunakan header PORT E (J15) pin 3 dan 4 sebagai jalur I/O atau UART TTL, maka *jumper* J22 dan J24 harus dilepas.
- Jika menggunakan header PORT D (J14) pin 5 dan 6 sebagai jalur I/O atau UART TTL, maka *jumper* J26 dan J28 harus dilepas.
- Jika menggunakan RJ11 (J1) sebagai jalur komunikasi UART0, PORT E (J15) pin 3 dan 4 tidak boleh terhubung ke rangkaian lain.
- Jika menggunakan RJ11 (J2) sebagai jalur komunikasi UART1, PORT D (J14) pin 5 dan 6 tidak boleh terhubung ke rangkaian lain.
- Perhatikan pengaturan *jumper* sebelum menghubungkan device lain melalui RJ11.

Header PORT A (J11), PORT B (J12), PORT C (J13), PORT D (J14), PORT E (J15), PORT F (J16), PORT G (J17), PORT H (J18), PORT J (J19), PORT K (J20), dan PORT L (J21) berfungsi sebagai jalur I/O dari pin I/O mikrokontroler.

<p>Alokasi Pin PORT A (J11)</p>	<p>Alokasi Pin PORT B (J12)</p>
<p>Alokasi Pin PORT C (J13)</p>	<p>Alokasi Pin PORT D (J14)</p>

<p>Alokasi Pin PORT E (J15)</p>	<p>Alokasi Pin PORT F (J16)</p>
<p>Alokasi Pin PORT G (J17)</p>	<p>Alokasi Pin PORT H (J18)</p>
<p>Alokasi Pin PORT J (J19)</p>	<p>Alokasi Pin PORT K (J20)</p>
<p>Alokasi Pin PORT L (J21)</p>	

Isi CD/DVD

1. CodeVisionAVR® versi evaluation.
2. Datasheet.
3. Manual DT-COMBO BASIC BASE BOARD.
4. Skema DT-COMBO BASIC BASE BOARD.
5. Prosedur Uji DT-COMBO BASIC BASE BOARD.
6. Website Innovative Electronics.

Prosedur Pengujian

Prosedur pengujian menggunakan DT-AVR ATMEGA64/128 CPU MODULE terdapat pada **Prosedur Uji DT-COMBO BASIC BASE BOARD.PDF** atau gunakan prosedur uji pada masing-masing CPU MODULE Series.

Trademark & Copyright

AVR is registered trademark of Atmel Corporation. CodeVisionAVR is copyright by Pavel Haiduc, HP InfoTech s.r.l.

- ♦ Terima Kasih atas kepercayaan Anda menggunakan produk kami. Bila ada kesulitan, pertanyaan atau saran mengenai produk ini, silakan menghubungi technical support kami:

support@innovativeelectronics.com