

Errata DT-AVR ATMEGA64/128 CPU Module.

Terdapat kesalahan pada tabel penjelasan header dalam **MANUAL DT-AVR ATMEGA64-128 CPU MODULE.PDF**, dimana urutan pada masing-masing **HEADER 3** dan **HEADER 4** terbalik.

Urutan yang benar untuk masing-masing header adalah sebagai berikut:

HEADER 3			HEADER 4		
No.	Nama	Fungsi	No.	Nama	Fungsi
33	PG.0	Port G bit 0	49	PA.2	Port A bit 2
34	PG.1	Port G bit 1	50	PA.1	Port A bit 1
35	PC.0	Port C bit 0	51	PA.0	Port A bit 0
36	PC.1	Port C bit 1	52	VCC	Jalur masuk catu daya
37	PC.2	Port C bit 2	53	PGND	Ground
38	PC.3	Port C bit 3	54	PF.7	Port F bit 7
39	PC.4	Port C bit 4	55	PF.6	Port F bit 6
40	PC.5	Port C bit 5	56	PF.5	Port F bit 5
41	PC.6	Port C bit 6	57	PF.4	Port F bit 4
42	PC.7	Port C bit 7	58	PF.3	Port F bit 3
43	PG.2	Port G bit 2	59	PF.2	Port F bit 2
44	PA.7	Port A bit 7	60	PF.1	Port F bit 1
45	PA.6	Port A bit 6	61	PF.0	Port F bit 0
46	PA.5	Port A bit 5	62	AREF	AREF
47	PA.4	Port A bit 4	63	AGND	Ground
48	PA.3	Port A bit 3	64	AVCC	Jalur catu daya ADC